

«Проектирование печатных плат - 2018»

3-4 декабря 2018 г., Москва, отель Holiday-Inn (м.Сокольники)

Стоимость – бесплатно. Количество мест ограничено, регистрируйтесь заранее.

Программа докладов*3 декабря, понедельник*

10:00 Вступительное слово.

10:30 Новости технологий изготовления печатных плат.

11:30 *Перерыв.*

12:00 Проектирование современных печатных плат. САПР печатных плат OrCAD PCB Designer – краткое знакомство и новые возможности релиза 17.2. Преимущества OrCAD.

12:30 Программа автотрассировки SPECCTRA – возможности и новые функции.

12:45 САПР для проектирования кабелей и жгутов Arcadia - знакомство с возможностями.

13:00 Создание библиотек компонентов и 3D-моделей. Программы для автоматизации создания компонентов – PCB Library Expert, Ultra Librarian, OrCAD Library Builder.

13:30 Проверка производственных файлов Gerber и drl. CAM350v14 – новые возможности.

14:00 *Перерыв.*

14:30 Температурный и электрический анализ печатных плат. Sigrity - знакомство с системой моделирования и обзор новых возможностей v2018. Тепловой анализ проектов слушателей.

16:00 *Перерыв.*

16:30 Электромагнитная совместимость печатных плат. Оптимизация полигонов питания и фильтрующих конденсаторов. Sigrity - мастер-класс по проверке и улучшению качества проектов - на примере проектов топологии питания печатных плат, присланных слушателями.

18:00 *Окончание первого дня.*

4 декабря, вторник

10:00 Схемотехнический редактор OrCAD Capture CIS. Возможности создания схем и стыковка библиотек компонентов с PLM/PDM системой предприятия (через базу данных SQL).

10:30 Возможности задания правил трассировки при создании схемы в OrCAD – новый функционал OrCAD Capture Constraint Manager.

10:45 Оформление интерактивной конструкторской документации – пакет BluePrint-PCB.

11:00 Стыковка САПР OrCAD/Allegro с MCAD-системами. Подключение 3D-моделей, настройка обмена конструкторскими данными с SolidWorks, Компас, Creo и др. САПР механики.

11:30 *Перерыв.*

12:00 Моделирование схем - цифро-аналоговый симулятор PSpice. Знакомство и новости.

12:30 Расширенный анализ электрических схем в PSpice Advanced Analysis. Проверка надежности схемы. Авто-подстройка параметров схемы. Анализ процента выхода годных по схеме. Новые возможности.

13:00 Моделирование печатных плат и систем СВЧ. Антенны, фильтры, сплиттеры. САПР моделирования СВЧ Empire XPU - знакомство с программой и новые возможности.

13:30 Новые возможности САПР Cadence Allegro и интеграция с ПО Sigrity High Speed Base.

14:00 *Перерыв.*

14:30 Анализ трассировки последовательных скоростных интерфейсов (USB 3.0, Ethernet, HDMI). Инструменты моделирования Sigrity SystemSI - Serial Link Option. Мастер-класс с рассмотрением проектов LVDS слушателей семинара.

16:00 *Перерыв.*

16:30 Анализ трассировки интерфейсов DDR. Инструменты моделирования Sigrity SystemSI - Parallel Bus Option. Мастер-класс с рассмотрением проектов DDR слушателей семинара.

18:00 *Окончание второго дня.*

Описание мероприятия

Семинар «Проектирование печатных плат» ориентирован как на начинающих, так и на опытных инженеров-разработчиков печатных плат, инженеров-схемотехников, специалистов по целостности сигналов и питаний, и руководителей конструкторских отделов по разработке электроники.

На семинаре вы узнаете, каковы основные тенденции в области разработки и производства печатных плат, ознакомитесь с возможностями и новыми функциями различных программных продуктов, САПР, предназначенных для разработки современных печатных плат, с учетом требований по технологичности (DFM, DFA, DFT), электромагнитной совместимости, целостности сигналов и целостности питаний. Также будут рассмотрены вопросы охлаждения печатных узлов, теплоотвода на печатных платах, вопросы питания по постоянному току, падения напряжений на силовых полигонах и переходных отверстиях на плате.

Слушатели семинара могут промоделировать свои проекты печатных плат с помощью экспертов-докладчиков, и получить практические рекомендации по их улучшению, независимо от типа используемых САПР. Для этого необходимо не позднее чем за 1 неделю до начала семинара прислать проект печатной платы (экспортированные из вашей САПР в формат ODB++ с именами цепей, или в P-CAD2006 ASCII) на электронный адрес: info@pcbsoft.ru

Рекомендации по экспорту проектов в формат ODB++ высылаются на e-mail по запросу.

Время и адрес места проведения семинара:

3-4 декабря 2018 г., 10:00....18:00, без оплаченного обеда.

Начало регистрации: 3 декабря 9:00.

Отель Holiday-Inn, Москва, ул. Русаковская, дом 24 (м.Сокольники), конференц-зал "Крымский Вал".

<http://hi-sokolniki.ru/>

Докладчики:

Вадим Аверков, генеральный директор компании PCB SOFT (официальный дистрибьютор программного обеспечения Cadence в России и Беларуси)

Александр Акулин, технический директор компании PCB SOFT.

Антон Супонин, инженер-конструктор печатных плат с многолетним опытом трассировки сложных многослойных плат со скоростными цепями, консультант по продуктам Cadence.

Алексей Решетников, эксперт-консультант по моделированию и верификации скоростных интерфейсов, специалист по моделированию и инженерным расчетам в электронике.

Срджан Джорджевич, специалист по применению САПР Cadence Sigrity для моделирования целостности сигналов и питаний, Германия.

Все доклады – на русском языке.

Предварительная регистрация участников:

Обязательная регистрация на семинар – только через сайт:

www.pcbsoft.ru/reg

Контактный телефон: +7 (800) 550-83-55